



ALLNET ALL5002 CPU-Board

Mit dem neuen CPU Modul ALL5002 lassen sich eine Vielzahl von Lösungen realisieren, die Netzwerkzugriff (über Ethernet oder WLAN) erfordern:

- M2M Maschinen zu Maschinen-Kommunikation
- Homeautomation
- autonome Meßeinrichtungen
- Sicherheitstechnik
- Robotik
- Fördertechnik
- Lichtsteuerung uvm.



Acht nutzbare GPIOs, sowie der 400 MHz-MIPS-CPU-Kern mit 64 MB Hauptspeicher und 32 MB FLASH reichen auch für anspruchsvollere Aufgaben.

- CPU: Ralink 3352, 400 MHz (MIPS)
- FLASH: 32 MB
- RAM: 64 MB
- 8x nutzbare GPIO-Pins
- 1x SPI
- 1x JTAG
- 1x I2C
- 1x USB-Host-Port
- 1x serielle Schnittstelle (Console)
- 2x U.FL Buchse
- 1x LAN-Anschluss 10/100 Mbit

WEITERE TECHNISCHE DATEN

- Modul-Größe: 65 x 21 mm
- Einbaulage: beliebig
- Pfostenstecker-Stiftabstand 1.27 mm einreihig
- 2x 20 Pins

Je nachdem, ob man gerade oder gewinkelte Stiftleisten einsetzt, kann man das Modul liegend oder stehend bestücken.

Alle wichtigen Signale liegen auf der ersten Stiftleiste 1...20, das Modul kann nur mit dieser einen Stiftleiste betrieben werden.

Bitte beachten Sie: Die Module werden ohne Stiftleisten ausgeliefert.

Belegung der Stiftsockelleiste

Pin 01: GND
Pin 02: GND
Pin 03: +5V
Pin 04: +5V
Pin 05: LAN (to Pin 1 of RJ45 connector)
Pin 06: LAN (to Pin 2 of RJ45 connector)
Pin 07: LAN (to Pin 3 of RJ45 connector)
Pin 08: LAN (to Pin 6 of RJ45 connector)
Pin 09: RS232 TX
Pin 10: RS232 RX
Pin 11: USB +
Pin 12: USB -
Pin 13: GPIO 0
Pin 14: GPIO 1
Pin 15: GPIO 2
Pin 16: GPIO 3
Pin 17: GPIO 4
Pin 18: GPIO 5
Pin 19: GPIO 6
Pin 20: GPIO 7

Pin 21: GND
Pin 22: GND
Pin 23: SPI MISO
Pin 24: SPI MOSI
Pin 25: SPI CLOCK
Pin 26: SPI CS0
Pin 27: SPI CS1
Pin 28: GND
Pin 29: I2C CLK
Pin 30: I2C DATA
Pin 31: GND
Pin 32: 2nd UART TX
Pin 33: 2nd UART RX
Pin 34: GND
Pin 35: JTAG /TRST
Pin 36: JTAG TCLK
Pin 37: JTAG TMS
Pin 38: JTAG TDI
Pin 39: JTAG TDO
Pin 40: /RESET (Pad E13)

ALLNET GmbH
Maistrasse 2
82110 Germering
Tel. +49 (0)89 894 222 22
Fax +49 (0)89 894 222 33
Email: info(at)allnet.de